國立勤益科技大學 電子工程系 學年度 教學內容綱要

|  |  |  |  |  |  |  |  |  |
| --- | --- | --- | --- | --- | --- | --- | --- | --- |
|  | | | 日間部四技 | | |  | | |
| 開課年級 | 2 | 開課學期 | | 下 | 預修課程 |  | | |
| 科目名稱 | 全客戶IC佈局 | | | | 修　別 | 選修 | 學分數／學時數 | 3/3 |
| 授課教師 | 朱盈宜 | | | | | | | |
| 優質課程 | （ 0 ）0.一般課程、2.智慧財產權、2.性別平等、3.融滲式服務學習課程、4.創新、創意課程、  5.綠色課程（環境教育或永續發展教育相關課程）、6.工作（職場）倫理課程。 | | | | | | | |
| 教 科 書 | 自編講義(Handout by Instructor) | | | | | | | |
| 參 考 書 | 國家實驗室晶片系統中心CIC 訓練教材 與 WEB網路公開資源 | | | | | | | |
| 評量方式 | 平時 10% 期中考 30% 期末作業 50% 其他 10% | | | | | | | |
| 內  容  綱  要 | 1. 半導體產業鏈  2. 半導體特性  3. IC實體設計方法  4. MOS元件  5.電路模擬軟體  6. IC 佈局  7. 佈局驗證 (設計規則檢查DRC)  8. 佈局驗證 (佈局與電路圖檢查LVS)  9. 佈局後模擬 | | | | | | | |

National Chin-Yi University of Technology Electronic Engineering Department

# Year of Syllabus（four-year program）

|  |  |  |  |  |  |  |  |
| --- | --- | --- | --- | --- | --- | --- | --- |
| Year | 2 | Semester | Spring | Pre-taking Course |  | | |
| Course | **Full Custom IC Layout** | | | Required course  / Elective course | Elective | Credit / Hour | 3/3 |
| Instructor | Ying-Yi Chu | | | | | | |
| Textbook | 自編講義(Handout by Instructor) | | | | | | |
| Reference |  | | | | | | |
| Scoring | Quizzes/Reports 10% Midterm 30% Final Project 50% Others 10% | | | | | | |
| Syllabus | 1. Semiconductor Chain  2. Semiconductor Characteristic  3. IC Physical Design  4. MOS Device  5.Circuit Simulator  6. IC Layout  7. Layout Verification (DRC)  8. Layout Verification (LVS)  9. Post-Layout Simulation | | | | | | |

**請遵守智慧財產權觀念，不得非法影印**